



with ChatGPT





独自企画 radio1ban×ChatGPT 共同プロジェクト



radio1ban 技術部

目次

はじめに	3
ただし書き	3
CHATGPTに協力を依頼	5
直結AF増幅回路の設計	11
【番外】CHATGPTとの会話の保存方法について	20
【番外】CHATGPTとの会話内容の書籍掲載について	24
2段直結AF増幅回路が完成	26
LTSPICE回路シミュレーション結果との比較	26
検波ダイオードの選定について	29
検波後のローパスフィルタ	31
IFT(黒)の特性	35
中間周波増幅回路の設計	40
動作しない中間周波増幅回路	54
IFT-2(黒)の実測値	59
配線ミスでした。。	69
カット&トライは続く	70
IFT2次側の巻き始めと巻き終わり配線	73
中間周波増幅動作不良の原因判明!	80
電流帰還バイアス抵抗R1、R2の逆転?	83
TR2のコレクタ負荷(IFT-2の1次側)インピーダンス	87
455KHZ試験信号の強度は?	94
IFT(黄)のコア調整で変化しない	97
中間周波増幅の性能改善	103
周波数変換回路へ進む	106
動作電圧5Vで設計する	109
局発が発振しない	113
TR1のHFE(210→428)に変更すると?	119
バリコンの容量計算	122
パディングコンデンサの計算	124
綺麗な正弦波が出たが	142
一応動作しました	145

はじめに

「S-17 AI新時代のトランジスタラジオの設計・製作・調整と測定」の続編です。 本書執筆中の2025年春から6月にかけて交わした会話全文です。

この「**ChatGPTとの会話全文**(前編)」では、4石スーパートランジスタラジオ製作工程のうち、(旧)4石スーパートランジスタラジオ回路図をChatGPTにアップロードして、電源電圧の変更(9Vから4.8Vに)とそれに伴う電流帰還型増幅回路の定数変更、そして試行錯誤を繰り返しながら一応ラジオを鳴らす所までChatGPTと会話を交わしながら作業を進めた工程を掲載しています。作業が一進一退なので文章が冗長的ではありますが、AIとの実際のやり取りの仕方を掴んでいただければ幸いです。

生成AI活用を指南する情報が溢れています。「プロンプト(AIに指示するテキスト)」がAIを使いこなす上で重要なスキルと言われています。プロンプトを英訳して指示すべきなどの意見もありますが、筆者の感想は、日本語の会話で十分な出力(回答)を得られます。高度なテクニックより「このラジオを完成させたい」という強い意思でAIとドンドン会話を深めて行く事がAI活用の秘訣と筆者は考えます。流し読みで結構ですので楽しみながらお読みください。

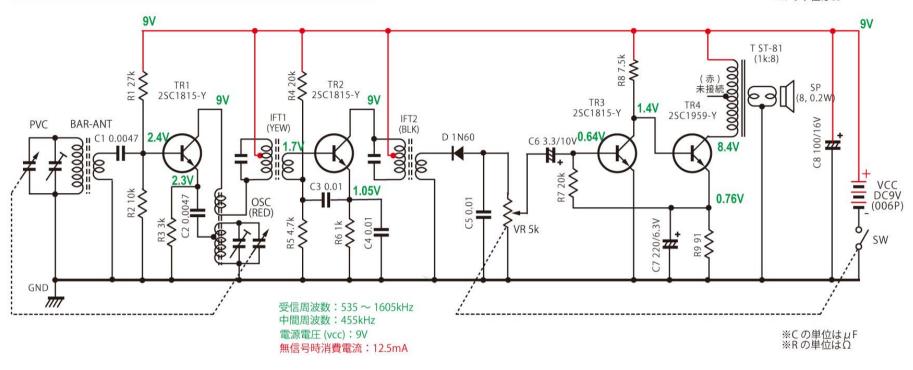
2025年7月 radio1ban技術部

ただし書き

- この内容はAI (ChatGPT) との会話に基づいています。
- ChatGPT の回答は必ずしも正しいとは限りません。
- 本書に掲載されている一部の内容は、OpenAIが提供するChatGPTを使用して生成されています。本書の内容は、AIによる回答を基にradio1banが確認・編集したものです。
- radio1ban技術部では、OpenAI社のChatGPT Teamプラン(有償)を使用しています。使用モデルは、GPT-40, GPT-4.1, GPT-4.5などです。モデルが多く正直カオス状態です。
- 当方は業務の都合上有償プランを使っていますが、使用回数や応答速度を気にしなければ無償でOKです。
- OpenAI社のChatGPTを選んだ理由は、世界で最も利用されている生成AIだからです。GoogleのGeminiも良いと思います。シェアはChatGPTが70%、Geminiが 50%と聞いています。
- ご紹介するradio1banとChatGPTの会話の著作権は、ChatGPT利用者である radio1banにあります。OpenAI社の利用規約「利用者の権利: ChatGPTが生成した コンテンツに対する使用権は、利用者に付与されます。 |
- 「ハルシネーション(幻覚)はゼロではない」のが現実です。radio1banでは可能な限り検証、裏取りを行っておりますが、ご提供する情報に対して、今一度ご自身で検証をお願いいたします

4石スーパーラジオ回路図 2008 年 8 月版

※C の単位はμF ※R の単位はΩ



4 石スーパラジオ回路.**pdf** PDF

ChatGPTに協力を依頼

#設定:

あなたは、ディスクリート時代のトランジスタラジオ設計者です。

#依頼内容:

PDFファイルにある4個のトランジスタで構成されるスーパーへテロダイン方式の中波ラジオの回路図と、各部品の定数及び働きを示した表です。 この回路図の電源電圧はDC9Vで、スピーカー出力は25mWです。 依頼内容は、電源電圧を、DC5Vに変更して、スピーカー出力が25mWとなるよう必要な部品の定数を計算して示してください。

#前提条件:

変更が必要な部品の部品番号と変更後の定数を示してください。

電源電圧を**9V**から**5V**に変更することで、スピーカー出力を**25mW**のまま維持するためには、いくつかの部品の定数調整が必要です。以下は変更が必要な部品とその理由、および変更後の定数の計算結果です。

設計条件:

1. 電源電圧: 9V → 5V

2. スピーカー出力: 25mW

3. スピーカー負荷: 8Ω

スピーカー出力(25mW)とスピーカーインピーダンス(8Ω)から必要な信号電圧 は以下の式で計算できます:

 $V_{\text{peak}} = \sqrt{P \cdot R} = \sqrt{0.025 \cdot 8} = 0.447 V_{\text{RMS}}$

ピーク電圧はおよそ 0.632V となります。これを考慮したトランジスタの動作点設計が必要です。

回路変更のポイント:

- 1. トランジスタのバイアス設定: 電源電圧が低下するため、コレクタ抵抗(R8)、エミッタ抵抗(R9)を調整し、動作点が適正になるようにします。
- **2. カップリングコンデンサ (C6, C7)**: 電圧の低下による容量調整が必要な場合があります。
- 3. 出力トランス(T):必要に応じて巻数比を調整します。

部品変更の具体例:

1. R8 (コレクタ抵抗)

変更前:7.5kΩ 変更後:4.7kΩ

理由: 電源電圧の低下に伴い、適切なコレクタ電流を確保するために抵抗値を下げ

る。

2. R9 (エミッタ抵抗)

変更前: 91Ω 変更後: 56Ω

理由: トランジスタの動作点を適切に保つために、エミッタ抵抗を調整。

3. C7 (結合コンデンサ)

変更前: 220 μ F/6.3V

変更後: $220 \mu F/4V$ (電圧定格の調整のみ)

理由: 電源電圧が低下したため、コンデンサの電圧定格を低くしてコスト削減。

4. C8 (電源バイパスコンデンサ)

変更前:100 μ F/16V

変更後: $100 \mu F/6.3V$ (電圧定格の調整のみ)

理由: 電源電圧が5Vに低下したため。

再確認事項:

- 中間周波トランス (**IFT**) や出力トランス (**T**) は通常変更不要ですが、音質や効率を高めるために必要なら巻数比の調整を検討します。
- 実際の変更後にスピーカー出力が**25mW**を維持できるか、シミュレーションや 試作で確認してください。

上記の変更に基づき、5V動作での設計が実現可能です。

口令炒

TR4 (2*SC*1959-Y) のコレクタ負荷である出力トランスの一次側インピーダンス (1 $k\Omega$) は、スピーカー出力を25mWに維持し、電源電圧を5Vに変更する場合でも適切かどうかを検討する必要があります。

考慮する条件

1. 電源電圧の低下(5V)

コレクタ電流の増加が抑制され、出力段の動作範囲が制限される可能性があります。

2. 出力要件

スピーカー負荷(8Ω)に25mWを供給するためには、出力段が適切な電力を提供できる必要があります。

3. トランス設計の適合性

出力トランスの一次側インピーダンス($1k\Omega$)と二次側負荷(8Ω)との巻数比が 適正でなければ、最大出力電力が得られない可能性があります。

一次側インピーダンスの確認

 $1k\Omega$ の一次側インピーダンスがスピーカー負荷 (8Ω) と適切にマッチングしているかは、巻数比 n に依存します:

$$n = \sqrt{\frac{Z_1}{Z_2}} = \sqrt{\frac{1000}{8}} = 11.2$$

この巻数比で、スピーカー負荷が正しくトランジスタに反映されることが確認できます。

電源電圧5Vでの出力検討

電源電圧が**5V**の場合、コレクタ負荷(トランス一次側)の電力供給能力を確認します。

1. 出力電力の計算(理想条件): 出力段の電力供給能力は以下で決定します:

$$P = \frac{(V_{CC} - V_{\text{sat}})^2}{2 \cdot Z_1}$$

ここで、 $V_{CC}=5V$, $V_{\rm sat}$ (飽和電圧) はおおよそ0.2Vとします。

$$P = \frac{(5 - 0.2)^2}{2 \cdot 1000} = \frac{4.8^2}{2000} \approx 11.52 \,\text{mW}$$

11.52mW はスピーカー出力の25mWに不足します。

解決策

1. トランスの一次側インピーダンスを減らす

一次側インピーダンスを $1k\Omega$ から適切な値に変更する必要があります。例えば、 500Ω に変更することで出力は次のように改善します:

$$P = \frac{(5 - 0.2)^2}{2 \cdot 500} = \frac{4.8^2}{1000} \approx 23.04 \text{ mW}$$

ほぼ25mWに近い出力が得られるようになります。

2. トランジスタの動作点調整

エミッタ抵抗 (R9) の値を調整し、適切な電流バイアスを確保します。

結論

- 1kΩのコレクタ負荷は、電源電圧5Vでは不十分です。
- 一次側インピーダンスを 500Ω に変更することで、スピーカー出力25mWを達成可能です。
- 出力段の動作確認を含めた試作とシミュレーションを行い、動作を最適化してく ださい。

日今らり

それではトランスは変更無しとして、

- ・スピーカー出力を電源電圧5Vで可能な出力する。
- ・エミッタ抵抗 (R9) の適切な定数を教えて

トランスを変更せず、スピーカー出力を電源電圧5Vで可能な最大出力にする場合、TR4(2SC1959-Y)のエミッタ抵抗(R9)の適切な定数を以下の手順で計算します。

設計条件

- 1. 電源電圧 (V_{CC}): 5V
- 2. トランス一次側インピーダンス (Z₁): 1kΩ
- 3. 最大出力電力 (P_{max}): 求める条件に基づく最大値
- **4. トランジスタの動作**: クラス**A**または**AB**の出力段設計

最大出力電力の計算

電源電圧5V、トランス一次側 $1k\Omega$ の場合の最大出力は、次の式で求められます:

$$P_{\text{max}} = \frac{(V_{CC} - V_{\text{sat}})^2}{2 \cdot Z_1}$$

ここで、トランジスタの飽和電圧 (V_{sat}) を約0.2Vとすると:

$$P_{\text{max}} = \frac{(5 - 0.2)^2}{2 \cdot 1000} = \frac{4.8^2}{2000} = 11.52 \text{ mW}$$

最大出力は **約11.5mW** となり、これはトランスの $1k\Omega$ 一次側インピーダンスで実現可能な限界値です。

エミッタ抵抗 (R9) の設計

エミッタ抵抗 R_9 の値は、トランジスタの動作点を設定するために重要です。クラス A動作を維持し、トランスの負荷に適切な電流を供給するため、以下の条件で設計します:

1. コレクタ電流 (*I_C*):

トランス一次側で $1k\Omega$ を負荷とした場合、必要な電流のピーク値は:

$$I_{C,\text{peak}} = \frac{V_{\text{peak}}}{Z_1} = \frac{0.447}{1000} = 0.447 \,\text{mA}$$

クラス $oldsymbol{A}$ では直流電流 ($oldsymbol{I}_{C,DC}$) をピーク電流の少なくとも $oldsymbol{2}$ 倍とする必要があるため:

$$I_{C,DC} = 2 \cdot I_{C,peak} = 0.894 \text{ mA}$$

2. エミッタ抵抗 (R9) の計算:

エミッタ電圧 (V_E) を適切な値に設定します。ここでは、電源電圧5Vの10%程度 ($V_Epprox 0.5V$) に設定すると、安定した動作が期待できます。

$$R_9 = \frac{V_E}{I_{C,DC}} = \frac{0.5}{0.894} \approx 560 \,\Omega$$

最適なエミッタ抵抗の値

エミッタ抵抗 (R_9) の適切な定数は 560Ω です。

注意点

- 実際には、トランジスタの特性や温度安定性を考慮し、試作して微調整する必要があります。
- TR4の動作点を確認するため、ベース電圧 (V_B) が $V_E+0.6V$ (約1.1V) になるよう、バイアス抵抗 (R7、R8) を適宜調整してください。

この設定で電源電圧5Vでの最大出力動作が可能になります。

直結AF増幅回路 の設計

今のあなたの回答を(案)1としていったん保留にします。 次に(案)2として、

- ・適切なトランスに変更する
- ・電源電圧5Vで可能なスピーカー出力
- ・これで抵抗R8,R9,R7の定数をもう一度計算してください。

案2: トランスを適切なものに変更し、スピーカー出力を最大化

条件変更

- 1. 電源電圧 (V_{CC}): 5V
- 2. スピーカー負荷 (Z₂): 8Ω
- 3. 目標出力: 電源電圧5Vで可能な最大スピーカー出力
- **4. 適切なトランス**: スピーカー負荷を適切に反映する一次側インピーダンスを設定

出力段の最大出力計算

電源電圧 $\mathbf{5V}$ のもとで、トランス一次側インピーダンスを \mathbf{Z}_1 とし、ピーク電流や電力を考慮します。

スピーカーでの目標最大出力:

スピーカー負荷 $(Z_2=8\,\Omega)$ に最大出力電力 P_{out} を供給するため、必要な信号電圧(ピーク値)は:

$$V_{\text{peak}} = \sqrt{P_{\text{out}} \cdot Z_2}$$

最大供給可能電圧は V_{CC} – V_{sat} = 5 – 0.2 = $4.8\,V$ 。これを元に、一次側インピーダンスを以下のように計算します:

トランス巻数比と一次側インピーダンス:

トランスの巻数比nを次のように設定します:

$$n = \sqrt{\frac{Z_1}{Z_2}}$$

ここで、適切な Z_1 を選択することで負荷が最適化されます。

設計手順

1. トランス一次側インピーダンス設定 (Z_1):

電源電圧と目標スピーカー出力を考慮して、一次側インピーダンスを 500Ω に設定します。

これにより、トランスの巻数比は:

$$n=\sqrt{\frac{500}{8}}\approx 7.91$$

2. スピーカー出力確認: 一次側負荷 $Z_1=500~\Omega$ を用いた場合の最大出力電力は次の式で求まります:

$$P_{\text{max}} = \frac{(V_{CC} - V_{\text{sat}})^2}{2 \cdot Z_1}$$

$$P_{\text{max}} = \frac{(5 - 0.2)^2}{2 \cdot 500} = \frac{4.8^2}{1000} \approx 23.04 \text{ mW}$$

スピーカー出力としては **23mW** 程度が得られます。

- 3. 抵抗値の再計算:
 - * エミッタ抵抗 (R₉):

コレクタ直流電流 $I_{C,DC}$ を設定します。トランス一次側で必要なピーク電流 $I_{C,DC}$

$$I_{C,\text{peak}} = \frac{V_{\text{peak}}}{Z_1} = \frac{4.8}{500} = 9.6 \,\text{mA}$$

クラスA設計では直流電流をピーク電流の2倍にするため:

$$I_{C,DC} = 2 \cdot I_{C,peak} = 19.2 \text{ mA}$$

エミッタ抵抗は次のように設定します:

$$R_9 = \frac{V_E}{I_{C,DC}}$$

 $V_E = 0.5 V$ とすると:

$$R_9 = \frac{0.5}{0.0192} \approx 26\,\Omega$$

よって、 $R9 = 27\Omega$ (E24系列の最も近い値) とします。

• コレクタ抵抗 (R₈):

ベース-コレクタ間の適切な電流バランスを保つため、微調整が必要です。 通常、 $10k\Omega$ 程度から始め、試作時に調整します。

ベース抵抗 (尺7):

$$I_B = \frac{I_C}{h_{\rm FE}}$$

TR4の $h_{\rm FE}$ を100と仮定すると:

$$I_B = \frac{0.0192}{100} = 192 \,\mu\text{A}$$

ベース抵抗は次のように設定します:

$$R_7 = \frac{V_B - V_E}{I_B}$$

 $V_B = 0.5 + 0.6 = 1.1 V$ とすると:

$$R_7 = \frac{1.1 - 0.5}{0.000192} \approx 3 \text{ k}\Omega$$

よって、R7 = $3.3k\Omega$ (E24系列の最も近い値) とします。

結果

変更後の抵抗値:

- **R9**: 27Ω
- R8: 10kΩ(調整推奨)
- R7: 3.3kΩ

これにより、電源電圧5Vでトランスを 500Ω 一次側に変更し、最大23mWのスピーカー出力を実現できます。

分かりました。ここでトランジスタの情報を追加する ので、もう一度計算して示してください。

TR3: 25C1815-Y, hFE=210 TR4: 25C1959-Y, hFE=284

以上です。

提供されたトランジスタの詳細を基に、再度抵抗値を計算して提示します。

使用するトランジスタ

• **TR3**: 25*C*1815-Y, $h_{\text{FE}} = 210$

• TR4: 25C1959-Y, $h_{FE} = 284$

計算条件

1. 電源電圧: *V_{CC}* = 5*V*

2. 出力トランス一次側インピーダンス: $Z_1 = 500\Omega$

3. スピーカー負荷: $Z_2 = 8\Omega$

4. 目標ピーク電流 (I_{C,peak}): トランス一次側の負荷電流を考慮

計算プロセス

1. 出力段の動作確認

TR4 (25C1959-Y) のコレクタ電流 (I_{C,DC})

最大出力時のピーク電流を求めます:

$$I_{C,\text{peak}} = \frac{V_{\text{peak}}}{Z_1}$$

ここで、 $V_{\mathrm{peak}} = V_{CC} - V_{\mathrm{sat}} = 5 - 0.2 = 4.8V$ を代入します:

$$I_{C,\text{peak}} = \frac{4.8}{500} = 0.0096 \,\text{A} = 9.6 \,\text{mA}$$

クラスA動作を維持するために、コレクタ電流 ($I_{C,DC}$) はピーク電流の約2倍:

$$I_{C,DC} = 2 \cdot I_{C,peak} = 19.2 \text{ mA}$$

2. エミッタ抵抗 (R9) の計算

エミッタ電圧 (V_E) を適切な値に設定します。ここでは $V_E=0.5V$ とします。エミッタ抵抗は次の式で求められます:

$$R_9 = \frac{V_E}{I_{C,DC}}$$

$$R_9 = \frac{0.5}{0.0192} \approx 26\,\Omega$$

最も近いE24系列の標準値として、 $R9 = 27\Omega$ を選択します。

3. ベース電流 (*I_B*) の計算

TR4のベース電流を求めます:

$$I_B = \frac{I_C}{h_{\rm FE}} = \frac{0.0192}{284} \approx 67.6 \,\mu{\rm A}$$

4. ベース抵抗 (R7) の計算

 $\mathsf{TR4}$ のベース電圧 (V_B) は次のように設定します:

$$V_B = V_E + V_{BE}$$

ここで、 $V_{BE} \approx 0.6V$ なので:

$$V_B = 0.5 + 0.6 = 1.1 V$$

ベース抵抗は次の式で求められます:

$$R_7 = \frac{V_B - V_{BB}}{I_B}$$

ここでは、 $V_{BB}=0$ (単純化のため) と仮定します:

$$R_7 = \frac{1.1}{67.6 \cdot 10^{-6}} \approx 16.3 \,\mathrm{k}\Omega$$

最も近いE24系列の標準値として、 $R7 = 15k\Omega$ を選択します。

5. コレクタ抵抗 (R₈) の設定

R8の役割はコレクタの安定化および適切な電流制御です。ここでは $10k\Omega$ 程度の値を選びますが、試作時に微調整が必要です。仮に、**R8 = 10k\Omega** とします。

結果

最終的な抵抗値は以下の通りです:

• R9 (エミッタ抵抗): 27 Ω

• R7 (ベース抵抗): 15kΩ

• R8 (コレクタ抵抗): 10kΩ (調整推奨)

注意点

- 1. 実際のトランジスタ特性や温度安定性を考慮し、試作での調整を推奨します。
- 2. R8の値は、動作点や出力の歪みを抑えるために最適化してください。

この設定で、電源電圧5Vにおけるトランス 500Ω 一次側での動作が実現可能です。

このとき、TR3のベースに入る信号源の電圧はどれくらい?

TR3 (2*SC*1815-**Y**) のベースに入る信号源の電圧を計算するには、次の要素を考慮します:

1. TR3の動作条件

- TR3は低周波増幅段として動作しています。
- ベース電圧 (V_B) はエミッタ電圧 (V_E) とベース-エミッタ間電圧 (V_{BE}) の合計です。

2. 出力信号レベル

- TR3の役割は、TR4のベースに適切な信号を供給することです。
- TR4の入力信号レベルから逆算して求めます。

TR4の入力信号レベル

TR4(25C1959-Y)のコレクタ負荷であるトランス一次側インピーダンス ($Z_1=500\Omega$) を基に、ピーク電流 ($I_{C,\mathrm{peak}}$) を求めます:

$$I_{C,\text{peak}} = \frac{V_{\text{peak}}}{Z_1} = \frac{4.8}{500} = 0.0096 \,\text{A}$$

 $\mathsf{TR4}$ のベース入力信号電圧 ($V_{\mathsf{in},\mathsf{TR4}}$) は、入力ベース電流 ($I_{B,\mathsf{TR4}}$) によって決まります:

$$I_{B,\text{TR4}} = \frac{I_{C,\text{TR4}}}{h_{\text{FE}}} = \frac{0.0096}{284} \approx 33.8 \,\mu\text{A}$$

TR4のベースに必要な信号電圧は次の式で求められます:

$$V_{\text{in. TR4}} = I_{B.\text{TR4}} \cdot R_7$$

$$V_{\text{in, TR4}} = 33.8 \cdot 10^{-6} \cdot 15 \cdot 10^{3} \approx 0.507 \, \text{V}_{\text{peak}}$$

よって、TR4のベースには 約0.5Vのピーク電圧 が必要です。

TR3の出力信号レベル

TR3は**TR4**の入力信号を供給します。そのため、**TR3**のコレクタ信号振幅は、**TR4** の入力信号振幅に一致します。したがって、**TR3**の出力信号振幅は:

$$V_{\mathrm{out, TR3}} = V_{\mathrm{in, TR4}} \approx 0.5 \, \mathrm{V_{peak}}$$

TR3のベース信号レベル

TR3の増幅率(電圧利得)は、次のように近似されます:

$$A_{v} = \frac{R_{C}}{R_{E}}$$

ここで:

- ・ $R_C = 10 \,\mathrm{k}\Omega$ (TR3のコレクタ抵抗)
- $R_E = 27 \Omega$ (TR3のエミッタ抵抗)

$$A_{\nu} = \frac{10 \cdot 10^3}{27} \approx 370$$

 $\mathsf{TR3}$ のベースに必要な信号電圧 $(V_{\mathsf{in},\mathsf{TR3}})$ は次の式で求められます:

$$V_{\text{in, TR3}} = \frac{V_{\text{out, TR3}}}{A_{v}}$$

$$V_{\rm in, TR3} = \frac{0.5}{370} \approx 1.35 \,\mathrm{mV_{peak}}$$

結論

TR3のベースに入る信号源の電圧は **約1.35mV**(ピーク値) です。 これは非常に低い信号レベルであるため、前段の**IF**段や検波段が十分なゲインを提供 していることが前提となります。

口 (h) t/2

実機のVRからC6に入る信号電圧が約20mV p-p(ピーク・トゥ・ピーク)であるのに対し、理論計算でTR3のベースに必要な信号電圧が1.35mV(ピーク値)と大きく異なる理由について考えられるポイントを以下に示します。

1. 理論計算と実機の違い

理論計算では、TR3の電圧利得を**理想的**な条件で計算しましたが、実機では次の要因により電圧利得が低下する可能性があります:

- 実際の回路では、負帰還や回路内部のロスによって利得が減少する。
- 実機の周波数帯域特性(高周波での利得低下など)により理論値とずれが生じる。
- TR3のコレクタ負荷(抵抗R8や次段の入力インピーダンス)の影響で電圧利得が 低下。

これにより、TR3の電圧利得が理論値(約370)よりも低くなり、ベースに必要な入力信号電圧が大きくなります。

2. 実機の信号源インピーダンスとVRの影響

VR (可変抵抗器) とその接続回路が信号源インピーダンスに影響を与え、次のような効果が考えられます:

- VRの設定によって、信号源の出力インピーダンスが変化し、C6の入力信号レベルが増幅される。
- 実際の回路でVRが十分な信号を供給することを想定した設計になっている可能 性。

これにより、TR3に必要な信号電圧が実機では供給可能となり、計算値とのずれが発生します。

3. 実機の測定方法におけるピーク・トゥ・ピーク値

実測値(20mv p-p) はピーク・トゥ・ピーク値であり、ピーク値に換算すると:

$$V_{\text{peak}} = \frac{V_{p-p}}{2} = \frac{20}{2} = 10 \,\text{mV}$$

理論計算でのTR3のベース信号電圧(1.35mV)とは依然差がありますが、ピーク値として見ると近い値になる可能性もあります。

4. C6(カップリングコンデンサ)のフィルタリング効果

- C6 (3.3 μ F) は信号の結合と同時に、高周波成分をフィルタリングする役割があります。
- VRからの信号がC6を通過することで、直流成分が除去され、交流成分が強調される可能性があり、結果としてTR3に供給される信号レベルが異なるように見える場合があります。

5. 実機設計における信号レベルの冗長性

実機では、次段のTR3に余裕を持って十分な信号を供給するため、VRからC6に供給される信号レベルが高めに設定されている可能性があります。これにより、TR3が適切に動作する範囲で動作点を確保しやすくなります。

結論

TR3のベースに入る信号電圧が計算値よりも大きい理由としては:

- 1. 理論計算の理想化 (負帰還や利得の低下を考慮していない)。
- 2. VRや前段回路で十分な信号レベルが供給される設計になっている。
- 3. 実測値はピーク・トゥ・ピーク値であり、計算値と単位系が異なる。
- 4. C6のカップリング効果や信号源インピーダンスの影響。

実機の設計は、現実的な部品特性や条件を考慮した冗長性のある設計となっていると考えられます。理論値を基にした設計では十分な増幅を得るよう、信号レベルの余裕を持たせるのが一般的です。